This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representation of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

PATENT COOPERATION TREATY

	From the INTERNATIONAL BUREAU
PCT	To:
NOTIFICATION OF ELECTION (PCT Rule 61.2)	Commissioner US Department of Commerce United States Patent and Trademark Office, PCT 2011 South Clark Place Room CP2/5C24 Arlington, VA 22202 ETATS-UNIS D'AMERIQUE
Date of mailing (day/month/year) 20 December 2000 (20.12.00)	in its capacity as elected Office
International application No. PCT/DE00/01497	Applicant's or agent's file reference GR 99P1876P
International filing date (day/month/year)	Priority date (day/month/year)
11 May 2000 (11.05.00)	20 May 1999 (20.05.99)
Applicant	
VAN PUYMBROECK, Jozef	
The designated Office is hereby notified of its election made X in the demand filed with the International Preliminary 26 October 200 in a notice effecting later election filed with the Intern	Examining Authority on:
2. The election X was was was not was not made before the expiration of 19 months from the priority of Rule 32.2(b).	ate or, where Rule 32 applies, within the time limit under

The International Bureau of WIPO 34, chemin des Colombettes 1211 Geneva 20, Switzerland Authorized officer

Christelle Croci

Telephone No.: (41-22) 338.83.38

Form PCT/IB/331 (July 1992)

Facsimile No.: (41-22) 740.14.35

DE0001497







PCT

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

(PCT Article 36 and Rule 70)

Applicant's or agent's file reference GR 99P1876P	FOR FURTHER ACTION		ionofTransmittalofInternational Preliminary Report (Form PCT/IPEA/416)	
International application No.	International filing date (day/n	nonth/year)	Priority date (day/month/year)	
PCT/DE00/01497	11 May 2000 (11.0	5.00)	20 May 1999 (20.05.99)	
International Patent Classification (IPC) or n H01L 23/13	ational classification and IPC			
Applicant	SIEMENS AKTIENGESE	LLSCHAF	Γ .	
and is transmitted to the applicant a	ccording to Article 36.		ational Preliminary Examining Authority	
amended and are the basis fo 70.16 and Section 607 of the	ied by ANNEXES, i.e., sheets of	f the description	heet. on, claims and/or drawings which have been tions made before this Authority (see Rule	
This report contains indications rela Basis of the report	ting to the following items:			
II Priority				
III Non-establishment	of opinion with regard to novelt	y, inventive ste	ep and industrial applicability	
IV Lack of unity of inv	rention			
V Reasoned statement citations and explan	t under Article 35(2) with regard nations supporting such statemen	l to novelty, in It	ventive step or industrial applicability;	
VI Certain documents	cited			
VII Certain defects in the	ne international application		,	
VIII Certain observation	s on the international application	n		
Date of submission of the demand	Date o	f completion of	of this report	
26 October 2000 (26.	10.00)	21 A	August 2001 (21.08.2001)	
Name and mailing address of the IPEA/EP	Autho	Authorized officer		
Facsimile No.	Teleph	none No.	,	



International application No.

PCT/DE00/01497

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

I. Basis	of the report	
1. With	regard to the elements of the international application:*	
	the international application as originally filed	
$\overline{\boxtimes}$	the description:	
_	pages 1-7	, as originally filed
	pages	, filed with the demand
	pages, filed with the letter of	
\boxtimes	the claims:	
	pages 1-6	, as originally filed
	pages , as amended (together wit	h any statement under Article 19
	pages	, filed with the demand
	pages, filed with the letter of	
\boxtimes	the drawings:	
الاسكا	pages 1/2-2/2	, as originally filed
	pages	, filed with the demand
	pages, filed with the letter of	
\Box .	he sequence listing part of the description:	
Ш,	pages	as originally filed
	pages	
	pages, filed with the letter of	,
Thes	the language of a translation furnished for the purposes of international search (under Rule 2 the language of publication of the international application (under Rule 48.3(b)). the language of the translation furnished for the purposes of international preliminary exor 55.3). The regard to any nucleotide and/or amino acid sequence disclosed in the international minary examination was carried out on the basis of the sequence listing: Contained in the international application in written form. filled together with the international application in computer readable form. furnished subsequently to this Authority in written form. furnished subsequently to this Authority in computer readable form.	amination (under Rule 55.2 and/
	The statement that the subsequently furnished written sequence listing does not go international application as filed has been furnished. The statement that the information recorded in computer readable form is identical to been furnished.	
4	The amendments have resulted in the cancellation of: the description, pages the claims, Nos the drawings, sheets/fig	
5.	This report has been established as if (some of) the amendments had not been made, since beyond the disclosure as filed, as indicated in the Supplemental Box (Rule 70.2(c)).**	they have been considered to go
in th and	acement sheets which have been furnished to the receiving Office in response to an invitation his report as "originally filed" and are not annexed to this report since they do not co. 70.17).	contain amendments (Kule 70.16
** Any	replacement sheet containing such amendments must be referred to under item 1 and annexed	to this report.



V. Reasoned statement under Article 35(2) with regard to novelty, inventive step or industrial applicability; citations and explanations supporting such statement

Novelty (N)	Claims	1-6	YES
	Claims		NO
Inventive step (IS)	Claims	1-6	YES
	Claims		NO
Industrial applicability (IA)	Claims	1-6	YES
	Claims		NO

- 2. Citations and explanations
 - 1. Reference is made to the following documents:

D1: WO-A-96/09646

D2: JP-A-09 275 106

D3: JP-A-10 117 065.

2. D1 - see the abstract, Figure 1 - discloses a substrate comprising at least two metallised polymer bumps for the soldered connection to wiring and conductor tracks leading away from the polymer bumps on the underside of the substrate.

The subject matter of Claim 1 differs therefrom in that the polymer bumps comprise at least one step for forming at least one raised section. The subject matter of Claim 1 is therefore novel (PCT Article 33(2)).

The present application addresses the technical problem of producing reproduceable solder layer thicknesses underneath the polymer bumps in a substrate which has polymer bumps for the soldered connection comprising wiring. The molten solder cannot be lifted off owing to the geometry of the

polymer bump comprising at least one raised section as indicated in Claim 1.

D2 does not suggest the problem addressed by the invention. That document discloses a bump structure of a semiconductor chip which comprises a step so as to ensure that the molten solder on the step can be lifted off. That document is also not concerned with a metallised polymer bump on a substrate. The feature indicated in the characterising part is also not suggested by D3, which relates not to metallised polymer bumps on a substrate but to guaranteeing the soldered connection of a bump as a result of the partial penetration of an oxide layer. The remaining search report citations are of less relevance to the problem.



VII.	Certain	defects	in	the	internationa	ıl app	lication
------	---------	---------	----	-----	--------------	--------	----------

The following defects in the form or contents of the international application have been noted:

1. Independent Claim 1 has not been drafted in the two-part form (PCT Rule 6.3(b)). However, the two-part form appears to be appropriate in the present instance. Consequently, the features known in combination from the prior art (document D1) should be set out in the preamble (PCT Rule 6.3(b)(i)) and the remaining features specified in the characterising part (PCT Rule 6.3(b)(ii)).

VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS

PCT

D POT

INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT

(Artikel 36 und Regel 70 PCT)

6 T

			(Altinoi do an	ı rege	<i>317010</i>	1)			
Aktenzeich		s Anmelders oder Anwalts WO	WEITERES VORG	EHEN		lung über die Übersendung des internationalen Prüfungsberichts (Formblatt PCT/IPEA/416)			
		ktenzeichen	Internationales Anmeld 11/05/2000	edatum (i a	g/Monat/Jahr)	· · · · · · · · · · · · · · · · · · ·			
PCT/DE						20/05/1999			
4	Internationale Patentklassifikation (IPK) oder nationale Klassifikation und IPK H01L23/13								
Anmelder									
SIEMEN	S AK	TIENGESELLSCHAFT	-						
1. Diese Behö	er inte rde e	rnationale vorläufige Prü rstellt und wird dem Anme	iungsbericht wurde vo elder gemäß Artikel 36	n der mit d übermitte	der internatio	nalen vorläufigen Prüfung beauftragten			
2. Diese	er BEI	RICHT umfaßt insgesamt	5 Blätter einschließlic	h dieses	Deckblatts.				
. u	_								
_	_	icht enthält Angaben zu fo	olgenden Punkten:						
	⊠ □	Grundlage des Berichts							
- 11		Priorität		-'A - 6' . d					
III IV		MangeInde Einheitlichke		utachtens über Neuheit, erfinderische Tätigkeit und gewerbliche Anwendbarkeit					
V	⊠	· ·	nach Artikel 35(2) hir	nsichtlich (Erklärund	der Neuheit, ien zur Stütz	der erfinderischen Tätigkeit und der			
VI		Bestimmte angeführte L	_	Z.Marang	jon zar otatz	ang dieser i eststellung			
VII		Bestimmte Mängel der i	-						
VIII		Bestimmte Bemerkunge		-	a				
	· · · · · · · · · · · · · · · · · · ·								
Datum der	Einreid	chung des Antrags		Datum d	er Fertigstellur	ng dieses Berichts			
26/10/20	00			21.08.20	01				
		nschrift der mit der internation gten Behörde:	alen vorläufigen	Bevolimä	ichtigter Bedie	nsteter government			
)	Euro D-80	päisches Patentamt 9298 München +49 89 2399 - 0 Tx: 523656	epmu d	Cousin	s, D	Language of the state of the st			
	Fax: +49 89 2399 - 4465				-49 89 2399 27	759			

INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT

Internationales Aktenzeichen PCT/DE00/01497

I. (Grun	dlage	des	Beri	ichts
------	------	-------	-----	------	-------

1.	Au ein	fforderung nach Art	ndteile der internationalen Anmeldung (Ersatzblätter, die dem Anmeldeamt auf eine ikel 14 hin vorgelegt wurden, gelten im Rahmen dieses Berichts als "ursprünglich hm nicht beigefügt, weil sie keine Änderungen enthalten (Regeln 70.16 und 70.17)): n:					
	1-7		ursprüngliche Fassung					
	Pat	tentansprüche, Nr.	:					
	1-6		ursprüngliche Fassung					
	Zei	chnungen, Blätter	:					
	1/2	-2/2	ursprüngliche Fassung					
2.			he: Alle vorstehend genannten Bestandteile standen der Behörde in der Sprache, in der eldung eingereicht worden ist, zur Verfügung oder wurden in dieser eingereicht, sofern					
		unter diesem Punkt nichts anderes angegeben ist.						
		Bestandteile stand gereicht; dabei hand	en der Behörde in der Sprache: zur Verfügung bzw. wurden in dieser Sprache delt es sich um					
		die Sprache der Ü Regel 23.1(b)).	bersetzung, die für die Zwecke der internationalen Recherche eingereicht worden ist (nach					
		die Veröffentlichur	ngssprache der internationalen Anmeldung (nach Regel 48.3(b)).					
		die Sprache der Ü ist (nach Regel 55	bersetzung, die für die Zwecke der internationalen vorläufigen Prüfung eingereicht worden .2 und/oder 55.3).					
3.	Hinsichtlich der in der internationalen Anmeldung offenbarten Nucleotid- und/oder Aminosäuresequenz ist die internationale vorläufige Prüfung auf der Grundlage des Sequenzprotokolls durchgeführt worden, das:							
		in der internationa	len Anmeldung in schriftlicher Form enthalten ist.					
		zusammen mit dei	internationalen Anmeldung in computerlesbarer Form eingereicht worden ist.					
		bei der Behörde na	achträglich in schriftlicher Form eingereicht worden ist.					
		bei der Behörde na	achträglich in computerlesbarer Form eingereicht worden ist.					
		_	das nachträglich eingereichte schriftliche Sequenzprotokoll nicht über den alt der internationalen Anmeldung im Anmeldezeitpunkt hinausgeht, wurde vorgelegt.					
		_	die in computerlesbarer Form erfassten Informationen dem schriftlichen entsprechen, wurde vorgelegt.					
4.	Auf	grund der Änderung	gen sind folgende Unterlagen fortgefallen:					

INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT

Internationales Aktenzeichen PCT/DE00/01497

		Beschreibung,	Seiten:					
		Ansprüche,	Nr.:					
		Zeichnungen,	Blatt:					
5.	Dieser Bericht ist ohne Berücksichtigung (von einigen) der Änderungen erstellt worden, da diese aus den angegebenen Gründen nach Auffassung der Behörde über den Offenbarungsgehalt in der ursprünglich eingereichten Fassung hinausgehen (Regel 70.2(c)).							
		(Auf Ersatzblätter, di beizufügen).	e solche Änderun	gen enthalter	n, ist unter Punkt 1 hinzuweisen;	sie sind diesem Bericht		
6.	Etwa	aige zusätzliche Bem	erkungen:					
V.	Beg gew	ründete Feststellung erblichen Anwendb	g nach Artikel 35 arkeit; Unterlage	6(2) hinsichtli en und Erklär	ich der Neuheit, der erfinderis ungen zur Stützung dieser Fe	chen Tätigkeit und der ststellung		
1.	Fest	stellung						
	Neu	heit (N)	Ja: Nein:	Ansprüche Ansprüche	1-6			
	Erfin	derische Tätigkeit (E	•	Ansprüche Ansprüche	1-6			
	Gew	erbliche Anwendbark		Ansprüche Ansprüche	1-6			
2.	Unte	rlagen und Erklärung	en					

VII. Bestimmte Mängel der internationalen Anmeldung

Es wurde festgestellt, daß die internationale Anmeldung nach Form oder Inhalt folgende Mängel aufweist: siehe Beiblatt

siehe Beiblatt

Sektion V

1. Es wird auf die folgenden Dokumente verwiesen:

D1: WO-A-96/09646 D2: JP-A-09 275106 D3: JP-A- 10117065

 Aus D1 (siehe Zusammenfassung; Figur 1) ist ein Substrat mit mindestens zwei metallisierten Polymerhöcker für die Lötverbindung mit einer Verdrahtung und mit von den Polymerhöckern auf der Unterseite des Substrats wegführenden Leiterzügen bekannt.

Der Gegenstand des Anspruchs 1 unterscheidet sich davon dadurch, daß die Polymerhöcker mindestens eine Stufe zur Bildung mindestens einer Erhöhung aufweisen. Der Gegenstand des Anspruchs ist daher neu (Artikel 33(2) PCT).

Der vorliegenden Anmeldung liegt die technische Aufgabe zugrunde, bei einem Substrat mit Polymerhöckern für die Lötverbindung mit einer Verdrahtung reproduzierbare Lotschichtdicken unter den Polymerhöckern zu gewährleisten. Durch die im Anspruch 1 angegebene Geometrie des Polymerhöckers mit mindestens einer Erhöhung wird ein Hochziehen des geschmolzenen Lotes verhindert.

Bezüglich der Aufgabe käme D2 der Erfindung nicht nähe. Dort wird eine Bumpstruktur eines Halbleiterchips mit einer Stufe versehen, um ein Hochziehen des geschmolzenen Lotes auf der Stufe zu fördern. Es handelt sich auch nicht um einen metallisierten Polymerhocker auf ein Substrat. Das im kennzeichnenden Teil des Anspruchs 1 angegebene Merkmal wird auch nicht durch D3 nahegelegt, das sich nicht mit metallisierten Polymerhöckern auf ein Substrat, sondern mit der Gewährleistung der Lötverbindung eines Bumps durch das teilweise Durchdringen einer Oxidschicht befaßt. Die übrigen im Recherchenbericht erwähnten Dokumente kommen der Aufgabe nicht näher.

INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT - BEIBLATT

Internationales Aktenzeichen PCT/DE00/01497

Sektion VII

Der unabhängige Anspruch 1 ist nicht in der zweiteiligen Form nach Regel 6.3 b)
PCT abgefaßt. Im vorliegenden Fall erscheint die Zweiteilung jedoch zweckmäßig.
Folglich sollten die in Verbindung miteinander aus dem Stand der Technik
bekannten Merkmale (Dokument D1) im Oberbegriff zusammengefaßt (Regel 6.3
b) i) PCT) und die übrigen Merkmale im kennzeichnenden Teil aufgeführt werden
(Regel 6.3 b) ii) PCT).



PCT

INTERNATIONALER RECHERCHENBERICHT

(Artikel 18 sowie Regeln 43 und 44 PCT)

Aktenzeichen des Anmelders oder Anwalts	Rech	Recherchenberichts (Formblatt PCT/ISA/220) sowie, soweit			
GR 99P1876P		zutreffend, nachstehender Punkt 5			
Internationales Aktenzeichen	Internationales Anmeldedatur (Tag/Monat/Jahr)	n (Frühestes) P	rioritātsdatum (Tag/Monat/Jahr)		
PCT/DE 00/01497	20	0/05/1999			
Anmelder SIEMENS AKTIENGESELLSCHAFT					
Dieser internationale Recherchenbericht wurd Artikel 18 übermittelt. Eine Kopie wird dem Int		erchenbehörde erstellt und wird	dem Anmelder gemäß		
Dieser internationale Recherchenbericht umfa X Darüber hinaus liegt ihm jev		Blätter. ericht genannten Unterlagen zu	m Stand der Technik bei.		
Grundlage des Berichts					
 a. Hinsichtlich der Sprache ist die inte durchgeführt worden, in der sie eing 	rnationale Recherche auf der G jereicht wurde, sofern unter die	rundlage der internationalen An em Punkt nichts anderes angeç	meldung in der Sprache geben ist.		
Die internationale Recherch Anmeldung (Regel 23.1 b))	e ist auf der Grundlage einer be durchgeführt worden.	i der Behörde eingereichten Üb	ersetzung der internationalen		
b. Hinsichtlich der in der internationale Recherche auf der Grundlage des S	n Anmeldung offenbarten Nucl Sequenzprotokolls durchgeführt	e <mark>otid– und/oder Aminosäures</mark> worden, das	equenz ist die internationale		
in der internationalen Anme	ldung in Schriflicher Form entha	lten ist.			
zusammen mit der internation	onalen Anmeldung in computer	esbarer Form eingereicht worde	n ist.		
bei der Behörde nachträglic	h in schriftlicher Form eingereic	nt worden ist.			
, <u> </u>	h in computerlesbarer Form ein				
internationalen Anmeldung	im Anmeldezeitpunkt hinausgel				
Die Erklärung, daß die in ∞ wurde vorgelegt.	mputerlesbarer Form erfaßten	nformationen dem schriftlichen	Sequenzprotokoll entsprechen,		
· · · · · · · · · · · · · · · · · · ·	ben sich als nicht recherchie	bar erwiesen (siehe Feld I).			
3. Mangelnde Einheltlichkelt	der Erfindung (siehe Feld II).				
4. Hinsichtlich der Bezelchnung der Erfir	dung				
X wird der vom Anmelder eing	gereichte Wortlaut genehmigt.				
wurde der Wortlaut von der	Behörde wie folgt festgesetzt:				
5. Hinsichtlich der Zusammenfassung					
wurde der Wortlaut nach Re Anmelder kann der Behörde Recherchenberichts eine St	e innerhalb eines Monats nach tellungnahme vorlegen.	egebenen Fassung von der Beh lem Datum der Absendung dies	örde festgesetzt. Der es internationalen		
6. Folgende Abbildung der Zelchnungen		veröffentlichen: Abb. Nr3_			
wie vom Anmelder vorgesc	· ·		keine der Abb.		
1 =	ine Abbildung vorgeschlagen h	at.			
weil diese Abbildung die En	findung besser kennzeichnet.				

1

Beschreibung

Substrat mit mindestens zwei metallisierten Polymerhöckern für die Lötverbindung mit einer Verdrahtung

5

Integrierte Schaltkreise bekommen immer höhere Anschlußzahlen und werden dabei immer weiter miniaturisiert. Die bei dieser zunehmenden Miniaturisierung erwarteten Schwierigkeiten mit Lotpastenauftrag und Bestückung sollen durch neue Gehäusefor-10 men behoben werden, wobei hier insbesondere Single-, Few- oder Multi-Chip-Module im Ball Grid Array Package hervorzuheben sind (DE-Z productronic 5, 1994, Seiten 54, 55). Diese Module basieren auf einem durchkontaktierten Substrat, auf welchem die Chips beispielsweise über Kontaktierdrähte oder 15 mittels Flipchip-Montage kontaktiert sind. An der Unterseite des Substrats befindet sich das Ball Grid Array (BGA), das häufig auch als Solder Grid Array oder Solder Bump Array bezeichnet wird. Das Ball Grid Array umfaßt auf der Unterseite des Substrats flächig angeordnete Lothöcker, die eine Oberflächenmontage auf den Leiterplatten oder Baugruppen ermöglichen. Durch die flächige Anordnung der Lothöcker können hohe Anschlußzahlen in einem groben Raster von beispielsweise 1,27 mm realisiert werden.

25 Bei der sog. MID-Technologie (MID = Moulded Interconnection Devices) werden anstelle konventioneller gedruckter Schaltungen Spritzgießteile mit integrierten Leiterzügen verwendet. Hochwertige Thermoplaste, die sich zum Spritzgießen von dreidimensionalen Substraten eignen, sind die Basis dieser Tech-30 nologie. Derartige Thermoplaste zeichnen sich gegenüber herkömmlichen Substratmaterialien für gedruckte Schaltungen durch bessere mechanische, chemische, elektrische und umwelttechnische Eigenschaften aus. Bei einer speziellen Richtung MID-Technologie, der sog. SIL-Technik (SIL = Spritzgießteile 35 mit integrierten Leiterzügen), erfolgt die Strukturierung einer auf die Spritzgießteile aufgebrachten Metallschicht unter Verzicht auf die sonst übliche Maskentechnik durch ein spe-

zielles Laserstrukturierungsverfahren. In die dreidimensionalen Spritzgießteile mit strukturierter Metallisierung sind dabei mehrere mechanische und elektrische Funktionen integrierbar. Die Gehäuseträgerfunktionen übernimmt gleichzeitig Führungen und Schnappverbindungen, während die Metallisierungsschicht neben der Verdrahtungs- und Verbindungsfunktion auch als elektromagnetische Abschirmung dient und für eine gute Wärmeabfuhr sorgt. Zur Herstellung von elektrisch leitenden Querverbindungen zwischen zwei Verdrahtungsanlagen auf einander gegenüberliegenden Oberflächen der Spritzgußteile werden bereits beim Spritzgießen entsprechende Durchkontaktierungslöcher erzeugt. Die Innenwandungen dieser Durchkontaktierungslöcher werden dann beim Metallisieren der Spritzgießteile ebenfalls mit einer Metallschicht überzogen. Weitere Einzelheiten zur Herstellung von dreidimensionalen Spritzgießteilen mit integrierten Leiterzügen gehen beispielsweise aus der DE-A-37 32 249 oder der EP-A-0 361 192 hervor.

Aus der WO-A-89/00346 ist ein Single-Chip-Modul bekannt, bei welchem das spritzgegossene, dreidimensionale Substrat aus einem elektrisch isolierenden Polymer auf der Unterseite des Substrats beim Spritzgießen mitgeformte Höcker trägt, die gegebenenfalls auch flächig angeordnet sein können. Auf der Oberseite dieses Substrats ist ein IC-Chip angeordnet, dessen Anschlüsse über feine Bonddrähte mit auf der Oberseite des Substrats ausgebildeten Leiterbahnen verbunden sind. Diese Leiterbahnen sind ihrerseits über Durchkontaktierungen mit zugeordneten, auf den Höckern gebildeten Außenanschlüssen verbunden.

30

35

5

10

15

Aus der WO-A-96 096 46 ist ein sog. Polymer Stud Grid Array (PSGA) bekannt, welches die Vorteile eines Ball Grid Arrays (BGA) mit den Vorteilen der MID-Technologie vereinigt. Die Bezeichnung der neuen Bauform als Polymer Stud Grid Array (PSGA) erfolgte dabei in Anlehnung an das Ball Grid Array (BGA), wobei der Begriff "Polymer Stud" auf beim Spritzgießen des Substrats mitgeformte Polymerhöcker hinweisen soll. Die

15

25

30

neue für Single-, Few- oder Multi-Chip-Module geeignete Bauform umfaßt

- ein spritzgegossene, dreidimensionales Substrat aus einem elektrisch isolierenden Polymer,
- auf der Unterseite des Substrats flächig angeordnete und beim Spritzgießen mitgeformte Polymerhöcker,
 - auf den Polymerhöckern durch eine lösbare Endoberfläche gebildete Außenanschlüsse,
- zumindest auf der Unterseite des Substrats ausgebildete

 10 Leiterzüge, die die Außenanschlüsse mit Innenanschlüssen verbinden, und
 - mindestens einen auf dem Substrat angeordneten Chip, dessen Anschlüsse mit den Innenanschlüssen elektrisch leitend verbunden sind.

Neben der einfachen und kostengünstigen Herstellung der Polymerhöcker beim Spritzgießen des Substrats kann auch die Herstellung der Außenanschlüsse auf den Polymerhöckern mit mini-

malem Aufwand zusammen mit der bei der MID-Technologie bzw.

der SIL-Technik üblichen Herstellung der Leiterzüge vorgenommen werden. Durch die bei der SIL-Technik bevorzugte Laserfeinstrukturierung können die Außenanschlüsse auf den Polymerhöckern mit hohen Anschlußzahlen in einem feinen Rasterrealisiert werden.

Hervorzuheben ist ferner, daß die Temperaturausdehnung der Polymerhöcker den Temperaturausdehnungen des Substrats und der das Modul aufnehmenden Verdrahtung entspricht. Hierdurch wird auch bei häufigen Temperaturschwankungen eine hohe Zuverlässigkeit der Lötverbindung erreicht.

Aus der US-A-5 477 087 ist es auch bekannt, die elastischen Eigenschaften und das Temperaturverhalten von Polymerhöckern bei der Kontaktierung von elektronischen Komponenten wie z.

35 B. Halbleitern auszunutzen. Hierzu wird auf die Aluminium-Elektroden der elektronischen Komponenten zunächst jeweils eine Barriere-Metallschicht aufgebracht, worauf auf diesen Metallschichten Polymerhöcker ausgebildet werden. Die fertig ausgebildeten Polymerhöcker werden dann mit einer Schicht eines Metalls überzogen, das einen niedrigen Schmelzpunkt besitzt.

5

Werden Polymer Stud Grid Arrays oder andere Komponenten mit metallisierten Polymerhöckern mit Verdrahtungen wie z.B. Leiterplatten durch Reflowlöten verbunden, so besteht die Gefahr, daß das aufgeschmolzene Lot entlang der Metallisierung der Polymerhöcker nach oben gezogen wird. Dieses bei etwa 75% der Polymerhöcker auftretende Phänomen führt dann aber seinerseits zu nicht reproduzierbaren Lotschichtdicken unter den Polymerhöckern und gegebenenfalls zu Kurzschlüssen mit benachbarten Leiterbahnen.

15

10

Der im Anspruch 1 angegebenen Erfindung liegt das Problem zugrunde, bei einem Substrat mit Polymerhöckern für die Lötverbindung mit einer Verdrahtung reproduzierbare Lotschichtdicken unter den Polymerhöckern zu gewährleisten.

20

25

Der Erfindung liegt die Erkenntnis zugrunde, daß durch eine Geometrie des Polymerhöckers mit mindestens einer Erhöhung die hierdurch gebildete Stufe oder die hierdurch gebildeten Stufen ein Hochziehen des geschmolzenen Lotes verhindern. Damit ergeben sich reproduzierbare Lotschichtdicken unter den Polymerhöckern, die ihrerseits eine hohe Zuverlässigkeit der Lötverbindungen gewährleisten. Eine Gefahr von Kurzschlüssen durch hochgezogenes Lot kann ebenfalls ausgeschlossen werden.

30

35

Vorteilhafte Ausgestaltungen der Erfindung sind in den Unteransprüchen angegeben.

Die Ausgestaltung nach Anspruch 2 ist insbesondere für die Herstellung von Substraten mit integralen Polymerhöckern durch Spritzgießen geeignet. Dabei haben die im Anspruch 3 angegebenen Abmessungen für die zylinderförmigen Erhöhungen bei Polymer Stud Grid Arrays zu besonders zuverlässigen Lötverbindungen geführt.

- Die in den Ansprüchen 4, 5 und 6 angegebenen Varianten für die Geometrie der Polymerhöcker verhindern durch die Stufen ebenfalls ein Hochziehen des Lotes. Damit ergibt sich die Möglichkeit, die Geometrie der Polymerhöcker auf besondere Anwendungsformen abzustimmen.
- 10 Ausführungsbeispiele der Erfindung sind in der Zeichnung dargestellt und werden im folgenden näher beschrieben.

Es zeigen

25

- 15 Figur 1 einen abgebrochen dargestellten Schnitt durch ein Substrat mit integral angeformten, abgestuften Polymerhöckern,
- Figur 2 einen Polymerhöcker des Substrats gemäß Figur 1 mit

 der darauf aufgebrachten Metallisierung und mit einem
 vom Polymerhöcker wegführenden Leiterzug,
 - Figur 3 die Lötverbindung des in Figur 2 dargestellten Polymerhöckers mit einer Verdrahtung,
 - Figur 4 eine erste Variante mit einem zweifach abgestuften Polymerhöcker,
- Figur 5 eine zweite Variante für die Polymerhöcker mit mehre-30 ren auf einer Stufe angeordneten Erhöhungen und
 - Figur 6 eine dritte Variante für die Polymerhöcker mit einer ringförmigen Erhöhung.
- Figur 1 zeigt einen Schnitt durch ein Substrat S, auf dessen Unterseite U zur Bildung eines Polymer Stud Grid Arrays beim Spritzgießen des Substrats mitgeformte Polymerhöcker PS bzw.

10

25

30

35

Polymer Studs angeordnet sind. Es ist erkennbar, daß die leicht konisch ausgebildeten Polymerhöcker PS an ihrem unteren Ende jeweils mit zylinderförmigen Erhöhungen E versehen sind. Die Durchmesser der zylinderförmigen Erhöhungen E sind derart bemessen, daß sich jeweils als Übergang zum restlichen Polymerhöcker PS eine ringförmige Stufe ST ergibt. Im dargestellten Ausführungsbeispiel weist ein Polymerhöcker PS in seinem Sockelbereich einen Durchmesser D von 400 µm auf, während die Höhe H als Abstand zwischen der Unterseite U des Substrats S und der Stufe ST 400 µm beträgt. Der Durchmesser d der zylindrischen Erhöhung E beträgt 160 µm, während die Höhe h der zylindrischen Erhöhung E 50 µm beträgt.

Figur 2 zeigt einen Polymerhöcker PS gemäß Figur 1 nach der
Laserfeinststrukturierung einer ganzflächig auf das Substrat
S aufgebrachten Metallschicht. Es ist zu erkennen, daß der
Polymerhöcker PS einschließlich der zylindrischen Erhöhung E
mit einer Metallisierung M versehen ist und daß von dem Polymerhöcker PS auf der Unterseite U des Substrats S ein Leiterzug LZ wegführt.

Figur 3 zeigt die Lötverbindung des in Figur 2 dargestellten Polymerhöckers PS mit einer Verdrahtung V, die im dargestellten Ausführungsbeispiel als Leiterplatte LP mit auf der Oberseite angeordneten Anschluß-Pads AP ausgebildet ist. Es ist deutlich zu erkennen, daß das gesamte Lot L beim Reflowlöten im Bereich zwischen der Stufe ST und dem Anschluß-Pad AP verbleibt und nicht wie bei Polymerhöckern ohne Abstufung seitlich bis zu den Leiterzügen LZ hochgezogen wird. Durch die Geometrie der abgestuften Polymerhöcker PS sind somit reproduzierbare Schichtdicken des Lotes L gewährleistet.

Bei der in Figur 4 dargestellten ersten Variante sind die an ein Substrat S1 integral angeformten Polymerhöcker mit PS bezeichnet. Durch eine zweifache Abstufung der Polymerhöcker PS1 sind eine ringförmige Erhöhung E1 und eine zylinderförmige Erhöhung E10 gebildet. Die zugehörigen ringförmigen Stufen sind mit ST1 bzw. mit ST10 bezeichnet.

- Bei der in Figur 5 dargestellten zweiten Variante sind die an ein Substrat S2 integral angeformten Polymerhöcker mit PS2 bezeichnet. Auf einer als Plattform ausgebildeten Stufe ST2 sind insgesamt vier im Abstand zueinander angeordnete zylinderförmige Erhöhungen E2 vorgesehen.
- Bei der in Figur 6 dargestellten dritten Variante sind die an ein Substrat S3 integral angeformten Polymerhöcker mit PS3 bezeichnet. Auf einer ebenfalls als Plattform ausgebildeten Stufe ST3 befindet sich hier eine ringförmige Erhöhung E3.
- Neben den in den Figuren 1 bis 6 dargestellten leicht kegelstumpfförmigen Polymerhöckern können auch andere Querschnittsformen der Polymerhöcker oder der Erhöhungen verwendet werden. Von entscheidender Bedeutung ist jedoch auch hier
 die Ausbildung mindestens einer Stufe, die ein seitliches
- 20 Hochziehen des Lotes beim Reflowlöten verhindert.

Patentansprüche

5

10

15

20

- 1. Substrat (S; S1; S2; S3) mit mindestens zwei metallisierten Polymerhöckern (PS; PS1; PS2; PS3) für die Lötverbindung mit einer Verdrahtung (V) und mit von den Polymerhöckern (PS; PS1; PS2; PS3) auf der Unterseite (U) des Substrats(S; S1; S2; S3) wegführenden Leiterzügen (LZ), wobei die Polymerhöcker (PS; PS1; PS2; PS3) mindestens eine Stufe (ST; ST1, ST10; ST2; ST3) zur Bildung mindestens einer Erhöhung (E; E1; E10; E2; E3) aufweisen.
- 2. Substrat (S) nach Anspruch gekennzeichnet durch eine konzentrisch zum Polymerhöcker (PS) angeordnete, zylinderförmige Erhöhung (E).
- 3. Substrat (S) nach Anspruch 2, dadurch gekennzeichnet, daß die zylinderförmige Erhöhung (E) einen Durchmesser (d) zwischen 100 µm und 300 µm und eine Höhe (h) zwischen 25 µm und 250 µm aufweist.
- 4. Substrat (S1) nach Anspruch 1, dadurch gekennzeichnet, daß Polymerhöcker (PS1) mit zwei Erhöhungen (E1; E10) und zwei Stufen (ST1; ST10) vorgesehen sind.
- 5. Substrat (S2) nach Anspruch 1, dadurch gekennzeichnet, daß Polymerhöcker (PS2) mit mehreren auf einer Stufe (ST2) im Abstand zueinander angeordneten Erhöhungen (E2) vorgesehen sind.
- 6. Substrat (S3) nach Anspruch 1, dadurch gekennzeichnet, daß Polymerhöcker (PS3) mit auf einer Stufe (ST3) angeordneten, ringförmigen Erhöhungen (E3) vorgesehen sind.

Zusammenfassung

Substrat mit mindestens zwei metallisierten Polymerhöckern für die Lötverbindung mit einer Verdrahtung

Ein Substrat (S) mit mindestens zwei metallisierten Polymerhöckern (PS), insbesondere ein Polymer Stud Grid Array, wird so ausgebildet, daß die Polymerhöcker (PS) mindestens eine Stufe (ST) und mindestens eine Erhöhung (E) aufweisen. Diese Geometrie der Lothöcker (PS) gewährleistet zuverlässige Lötverbindungen mit einer Verdrahtung (V) und reproduzierbaren Schichtdicken des Lots (L).

15 Figur 3

5

10